(6) Japanese Patent Application Laid-Open No. 57-162340 (1982):

"Annealing Method for Silicon Semiconductor"

The following is an English translation of the abstract of the above application.

Nine flashing light discharge lamps 3 are closely arranged in zigzag shape as illustrated in Fig. 2 where five lamps are disposed in a plane S_1 and four lamps are disposed in a plane S_2 . This flashing light discharge lamp group consisting of nine flashing light discharge lamps forms a flashing light plane light source of about 50 mm \times 40 mm in size. A plane mirror 4 is disposed in a plane S_3 close to the plane S_2 . A sample table 5 that can be preheated by a heater and the like is arranged to be apart from the light source about 10 mm (= H), thereby forming an annealing furnace as a whole.

(1) 日本国特許庁 (JP)

① 特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭57—162340

⑤Int. Cl.³H 01 L 21/324

識別記号

庁内整理番号 6851-5F 母公開 昭和57年(1982)10月6日

発明の数 1 審査請求 未請求

(全 8 頁)

励シリコン半導体のアニール方法

②特 願 昭56--46256

❷出

願 昭56(1981)3月31日

> 姫路市別所町佐土字春日1194番 地ウシオ電機株式会社播磨工場 内

@発明者 五十嵐龍志

姫路市別所町佐土字春日1194番 地ウシオ電機株式会社播磨工場 内

⑪出 願 人 ウシオ電機株式会社 東京都千代田区大手町2丁目6 番1号朝日東海ピル19階

明細書

1.発明の名称 シリコンギ 導体のアニール方法 2.特許請求の配函

あらずじめ温度TA(で)に弓体加勢されたシリコン半棒体を、間光放電灯からの関元照射で
アニールするにあたって、シリコン半導体の反射
率な戻、間光のパルス市(支坡高度)をもしてイ
クロ砂)、シリコン半導体上における照射程度を
E(ジュール/cm²)とした時、しが、70をも全
780の範囲であって

 $2.3 \times 10^{-3} t^{-3.7} \le \frac{(1-\tilde{R})E}{14/0-T_4} \le 3.8 \times 10^{-3} t^{0.28}$

なる関係が維持される条件で3ニールのうことを 特敵となるシリスン半導体の3ニール方法。 3.発明の詳細な説明

本発明日、シリコン半鼻体の3ニール方及(c 関する。

シリコン半導体 b 菱板として、種々の s c c L S l 等 b 製作 3 3 場合、不純物 l オンとしてりン(P)、 たツ (B)、 にソ (A s) 等 b 島太

ネルギーでイオン打ち近みすることが行りわれる。 この場合、良く知られないるように、シリュン羊 場体に紹蟲張編が生むるみで、このイオン打ち近 み工程僚、吹ず紹晶羅偽回復のにめのマニール工 種五分等とする。

様来、この 3ニール工程では、電気が法としーザービーム法とが知られているが、いづれも実用上問題が多く、ごく最近では、重先収電灯による間光照射を利用するとと が検討されている。

関え放電灯は周知の如く、一般には、ガラス製、特殊目もので透え性セラミック製の対体バルブは有し、間光照射の強度を大きくすると関え放電灯の練用者命が着しく経がくなる欠点があるとともに、シリコン手導体の表面は手順性を高くするにがに観面加工されているのでがシリコン手導体上における照射程度を定めるだりでは、必ずしも良好はマニールは実行できない。例えば、ドーピンア効率49%以上のマニールを開光放電灯の照射のみで実行しようとすると実際にはダリリの困難はともよう。

上記理日から、マニールでおの昇温エネルギー五全部関先放電打からの間光照射によることを避け、あうかじおみる温度まで 千備加勢しておいて比較的間見照射の強度が入るくて済むよう ロデ 備加勢力 よくサーマルマシスト 法)を傾用し、更に、シリコン半鼻体の反射やも 考慮したうえで間 光照射の 強度上定めに方が良い。

とこうで、反射率介立有するシリコン半導体に、やルス市(支液高長)七(マイクロ粉)の関えでシリコン半導体上における照射強度を(ジュール/cm²)を与えると、シリコン半導体の放血の上昇温度は、1ペルス中がおいよそ50マイクロ粉以上では、近似的に次或で年末られる。

T(°C) = Q・(1-戻)・E・t*………(1) 支川にあいて、Q ほその物質の料度の温度における、熱仏毒率、坚良、比勢等で定まる定数、(1-戻)・E は、その物質に吸収された単位面積当りの エネルギーである。したがって、オニール温度の 上限値をTM、予備加勢された温度をTA x 3 3 と、 門光彫刻によって昇載して火れば良い温度差は、

$$2.3 \times 10^{-3} t^{0.27} \le \frac{(1 \sim \widetilde{R}) \cdot E}{1410 \sim TA} \le 3.8 \times 10^{-3} t^{0.28}$$

なる関係が維持される条件でマニールすることに ある。

以下回面を参照しなべり本発明の実施例と説明する。

第1回日本発明に使用する問先放電行の説明 回であって、1日一村の電極2日村侍バルナであって、7-7長Lは40mm、バルア内後日日8mm、外後は10mmの十建五角する直曜がのものを示す。この問先放電行3年、第2回に云すように、平面S1内に5本、平面S2内に4本、台計9本が可に引いて、約50mm×40mmの関先面光源が形成されるように配置する。そして、平面ミラー4年、平面S2に近接しに平面S3内に配置し、ヒークー等で分約10mm(二十)難同で配置して、全体上で一ルザとして構成する。

菊2団のマニールヤにおいて、シリコン半導

$$\frac{(1-\widetilde{R})\cdot E}{TH-TA}=\alpha'\cdot t^{b'}-\cdots -(4)$$

ELZAN.

本発明は依ろ観点すら、予備加粉温度、反射率、パルス中、照射エネルヤー等の要因も考慮したうえてトーピンで効率が45%以上で、良好はシリコンギ導体の異ニールが独立後後することなるとこうは、おらかじか温度でかって、その耐微に割されてマーーよるにおにって、シリコンギ導体の反射率を戻し間先のパルス中(→波高長)をしてイクロ粉)、シリコンギ導体上における照射強度(ジュール/cm²)とした時、しがでの気と 金で80の範囲であって、

様よウエハー 6日、試料台上に配置されることに引るが、ウェハー上における賜財強度を(ジュール/cm²)及びパルス巾で(2/20秒)日、悶光放电灯に低給される電気入り及び電気回路条件を変えることによって、種での値を選択でき、アニール実験に供しにウエハーは、結局機場の深さが大体の2/m~1.0/m、ウェハーの厚み日、300/m~650/mのものをサンプルとしている。

a'=3.8×10⁻³, b'=0.28 な決定した・ス・反射率 戻 は、次式は(5)で定義している。

- こうにおいて、入口波長、尺(A) は 入にあける反 - 射半剤、I(A) は入 にぶりる 関先の 独身である。

以下、個々のアニール宝無の代表的例 五説明るる。

(1) ヒリを加速エネルギー50 kcVで、5 x 10¹⁵個/cm* 打5 比んじ、反射率戻 が0.45のウェハーを550°C に予備加勢しておき、このウェハーを、じ=50、F=15.6 の間光で照射しに場合、ドーピン7 効率が40%とはり、マニール不足が生ずる。国様に、しが50 以下、その此予備加勢の温度、デス3 FE変大に実験でもドーピンア効率が更にドがり、アニール不足が見られる。

(D)リンを加速エネルギー 50 KV で、2×10¹⁵個/cm* 打ち込んに、反射率アグの46のウェハー 医350°Cに干備かり終しておさ、このウェハーを て-70、F=20,0の間差で照射した場合、ドーピ

ウェハーの「ソリ」もはく、良好日マニールが得

い)上記(へ)と同じウェハーな、予編加勢 300°C とし、七二780. E=29の関先で 照射すると、ドーピンプ効率 70%で「ソリ」 6 はく, 良好 は アニールとはる・

うれる・

(チ)りンを加速エネルキー50 ke Vで、5×10 ¹⁵個/cm² 打ち込んだ。反射率戸が0.5 のウェハーを 子編加勢500°Cとし、も二/000、Fニ33の間光 で賜別した場合、ウェハーが資形し、彼工程で不良×日、てしまう。

(1)と1を加速エネルギー100kc Vで,1×10^で個/cmi 村 5 上んで、反射率アガロ39のウェハー を、あらかじめ 500°C に干備加恕 しておき、ヒニ150、E=18の開光で照射すると、ドーピンで率率が90%とはり、非常に良いてニールができる。

スネケリを加速エネルギー50 ke V で 5×10¹⁵個/cm²打5比人だ、反射率戻が0.5のウェハーを、干備加約500°C k L . t = 400 . E - 27の内 えて照射すると、ト・ピング効率は75% と以る ング対学は90%である(7=-ル氏好)。

(ハ)上記(ロ)×国じウェハー と、千角加勢 500°C. セニマの、Fニ/22 A 附まで眼射 すると、ドーピン ブ効率は50%であり、十分実用に低しつろものが、 得うれる。

(二) オウリな 加速エネルギー 50 Ke V 2. 3 × 10 ¹⁵ 個/cm² 打り込んじ、反射率反が 0.41 の ウエハーを 600°C に子偏加勢 しておさ、この ウエハーを t=400、 E=30 内間 だで 閉割すると、 ウエハー 人表面 が 路触しての1~0.3μmの 凹凸 が 生じ、 表面 7 ラック も発生する(マニール 不良)。

(本)ヒリを加速エネルギー100×eVで2×10¹⁵個/om²打り止んで、反射率戻が0.39のウエハーを、子編加約400℃として、た=150、E=13.5の関えで明射すると、ドーセンア効率は42%と低い(てニール不及)。

(ハ)リンを加速エネルギー50keVでち×10¹⁶個/cm=打ち止んで、取射率戻がの46のウェリーを、予備加熱540°C とし、t=780、 E=3 95の間えて照射33と、ドーピン7刻率が100%た6建し、

(7=-儿良好)。

以上の代表的別なび他の分くの复験やう。直線X2 年越える区域では、大体にあいて、凹凸、クラック、「ソリ」、ケザみ等の不良がみられ、直線X1 に満たない区域では、ドーピング列率でなるかに満たず、よが70へ780の範囲で、X1とX2 との間の区域であまば、トーピング列率を分が以上でサク、物理的は変形もはく、良好はアニールが追放される。

本発明は小上の説明からも理解されるように、人才ン打ち込み級の半馬(外シリコンのマニールを引きないます。て関元放電打からの関先照射を利用するものであるが、サマールマシスト 沃を併用し、予備如熱温度、ウェハーの反射率、関元の19ルス中、照射エネルギー等な月後したうえで、ドーピング列率が45%以上でしかも氏好なてニールが連成される新規セマニールを決を提供するものでより、パルス中(土油高長)で(マイクロ秒)が70~980によいて、

2.3 × 10-3 to 37 & (1-R)-E = 3.8 × 10-3 to 28

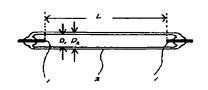
特開昭57-162340(4)

日子条件を維持することによるものである。 4.図面の簡単は説明

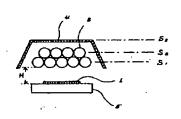
を1回は、本発明に使用する間見好電灯の一別の説明団、并2回は、本発明に使用するてニール件の一例の本部の擬略の説明団、オ3回は、データの説用団であって、しは、1 対の電極、2 は対外になず、3 は間も放電灯、4 は反射ミラー、5 は試料台、6 はウェバーをまで示す。

付許太郎人 ウシオ電機株な名本の 図面の浄香(内容に変更なし)

第 1 図



第2回



手 .铣 補 正 告(自発)

昭和56年 5 月22 B

出顧人

符许厅是官 島田春樹 殿

1特許庁等重官 級)

1. 事件の表示

昭和 56 年 特許 順第 46256号

2 発明の名称

シリコン羊導体の アニール方法

3. 補正をする者

事件との関係 特許

中100 住所 東京都千代田区大手町 2丁目 6 番 1 号

朝日東海ビル19階

名称 ウシオ電機株式会社

代表者 本一下

4. 独正により増加する登明の数

たん

5 補正の対象

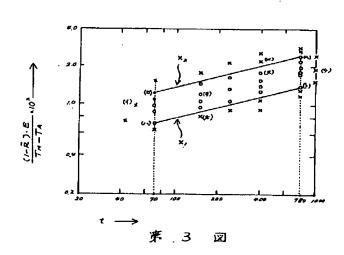
(1) 明知馨

(2) ② 香

6. 横正の内容

(1) 别紙の通り訂正とます。

(2) 別級《通り海書でた図面を提出します。



細 (訂正) 明

1. 発明の名称

シリコン半導体のアニール方法

2.特許請求の範囲 あらかじめ温度T₄(℃)に予備加熱されたシリ コン半導体を、閃光放電灯からの閃光照射でアニ -- ルするにあたって、シリコン半導体の反射率を $\widetilde{\mathbf{R}}$ 、閃光のパルス巾($rac{1}{2}$ 被高長)を ℓ (マイクロ 秒)、シリコン半導体上における照射強度をE(ジュール/ad)とした時、 t が、 7 0 ≦ t ≦ 780 の範囲であって、

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1-R) E}{1410-T_A} \le 3.8 \times 10^{-3} t^{0.28}$

なる関係が維持される条件でアニールするととを 特徴とするシリコン半導体のアニール方法。

3.発明の詳細な説明

本発明は、シリコン半導体のアニール方法に関

Cシリコン半導体を基板として、種々のIC. LS【等を製作する場合、不純物イオンとしてり ン(P)、ホウソ(B)、ヒソ(Ag)等を高エネ

ルギーでイオン打ち込みすることが行なわれる。 との場合、良く知られているように、シリコン

半導体に結晶損傷が生ずるので、このイオン打ち 込み工程後、必ず結晶損傷回復のためのアニール 工程を必要とする。

従来、このナニール工程では、電気炉法とレー ザーヒーム法とが知られているが、いずれも爽用 上問題が多く、どく最近では、閃光放電灯による 閃光照射を利用するととが検討されている。

閃光放電灯は周知の如く、一般には、ガラス製 特殊なもので透光性セラミック製の封体パルプを 有し、閃光照射の強度を大きくすると閃光放電灯 の使用麹命が著しく短かくなる欠点があるととも に、シリコン半導体の表面は平滑性を高くするた めに鏡面加工されているので、したがって、反射 客が大きいのセンリコン半導体上における照射強 暖を定めるだけでは、必ずしも良好なアニールは 実行できない。例えば、ドーピング効率45%以上 のアニールを閃光放電灯の照射のみで実行しょう とすると実際にはかなりの困難をともなり。

上記避由から、アニールための昇温エネルギー を全部閃光放電灯からの閃光照射によることを避 け、あらかじめある温度まで予備加熱しておいて 比較的閃光照射の強度が小さくて済むような予備 加熱方式(サーマルアシスト法)を併用し、更化、 シリコン半導体の反射率も考慮したらえで閃光照 射の強度を定めた方が良い。

ところで、反射電瓦を有するシリコン半導体に、 パルス巾(2枚高長)((マイクロ秒)の閃光で シリコン半導体上における照射強度E(ジュール /cd)を与えると、シリコン半導体の表面の上昇 温度は、パルス巾がおおよそ50マイクロ秘以上で は、近似的に次式で与えられる。

 $T_{\cdot}(C) = a \cdot (1-\widetilde{R}) \cdot E \cdot \ell^{b} \dots (1)$ 式(1)において、αはその物質の特定の温度におけ る、熱伝導率、密度、比熱等で定する定数、(1 $-\widetilde{R}$) \cdot E は、その物質に吸収された単位面積当 りのエネルギーである。 したがって、アニール召 度の上限値をT_M、予備加熱された機度をT_Aとする と、閃光照射にごって昇臨してやれば良い器度差

 $T_M - T_A = \alpha \cdot (1 - \widetilde{R}) \cdot E \cdot t^b$ (2) の式で与えて良い。そして更に、式(2)を安形して a を a' . b を b'と 置き替えると、

$$\frac{(1-\widehat{\mathbf{R}})\cdot\mathbf{E}}{T_{\mathbf{M}}-T_{\mathbf{A}}} = a' \cdot b' \qquad (4)$$

本発明は係る観点から、予備加熱健度、反射率、 として良い。 パルス巾、照射エネルギー等の要因を考慮したり えでドーピング効率が45%以上で、良好なシリコ ン半導体のアニール方法を提供することを目的と してなされたものであって、その特徴とするとと ろは、 あらかじめ臨废T_A(C) に予備加熱された シリコン半導体を閃光放電灯からの閃光照射です。 ニールするにあたって、シリコン半導体の反射率 を育、閃光のパルス巾(2披商長)を《(マイク ロ秒)、シリコン半導体上における照射強度をE (ジュール/dl)とした時、 t が70≤ t ≤ 780 の 範囲であって

特際昭57-162340(6)

 $2.3 \times 10^{-3} \iota^{0.27} \le \frac{(1-\widehat{R}) \cdot E}{1410 - T_A} \le 3.8 \times 10^{-3} \iota^{0.28}$ なる関係が維持される条件でアニールすることにある。

以下図面を参照しながら本発明の実施例を説明する。

第1 図は本発明に使用する閃光放電灯の説明図であって、1 は一対の電極、2 は対体バルブであって、1 は一対の電極、2 は対体バルブであって、アーク長しは40 mm、バルブ内径D1 は 8 mm、外に10 mmの寸法を有する直管状のものを示す。 との閃光放電灯3を、第2 図に示すように、平面S1内に5 本、平面の円光放電灯群によって、設ち0 mm × 40 mm の間光面光部が形成されるように配置する。そして、平面ミラー4を、平面S2に接した平面S3内に配置し、ヒーター等で予備加熱できるようにした試料台5を、光酸から約10 mm(= H) 離間して配置して、全体をアニール炉として構成する。

第2図のアニール炉において、シリコン半導体のウェハーもは、試料台上に配置されることにな

式(5)で定義している。

$\widetilde{R} = \frac{\int R(\lambda) \cdot I(\lambda) d\lambda}{\int I(\lambda) d\lambda} \dots$

ことにおいて、 A は彼長、 R (A) は A における 反射率、 I (A) は A における 関光の強度である。 以下、個々のアニール実験の代表的例を 取明す! る。

- (ロ)リンを加速エネルギー50 NTで、2×10¹⁶ 個/ は打ち込んだ、反射器 R が 0.46のウェハーを 550でに予備加熱しておき、このウェハーを、 1 = 70、E = 20.0 の閃光で照射した場合、 ドービング効率は90まである(アニール良好)。

- ()ホウンを加速エネルギー50KeVで、5×10¹⁶
 個/は打ち込んだ、反射率 R が 0.41のウェハーを、1 = 400、E = 30 の閃光で照射すると、ウェハーの表面が熔融して 0.1 ~ 0.3 μm
 の凹凸が生じ、表面クラックも発生する(アニール不良)。
- (付ヒンを加速エオルギー 100KeVで 2 × 10¹⁵ 個 / ol打ち込んだ、反射率 R が 0.39のウェハー を、予備加熱 400℃として、 ← = 150 、E = 13.5の閃光で照射すると、ドーピング効率は 42%と低い(アニール不足)。
- (ツリンを加速エネルギー 50KeV で 5 × 10¹⁶個 ノば打ち込んだ、反射率 R が 0.46のウェハーを、予備加熱 540でとし、 t = 780、 E = 39.5の閃光で照射すると、ドーピング効率が 100をにも達し、ウェハーの「ソリ」もなく、

5特徴857-162340 (ア)

良好なアニールが得られる。

- (h)上記(1)と同じウェハーを、予備加熱 300℃と し、 t = 780、 E = 29 の関光で照射すると、 ドーピング効率 10% で「ソリ」もなく、 食料 十分実用に軽きる。
- (カリンを加速エネルギー 50KeVで、5 × 10¹⁵ 個 / は打ち込んだ、反射率 R が0×0 ウェハーを 予備加熱 500でとし、 i = 1,000、 E = 33の 関光で照射した場合、ウェハーが変形し、 被 工程で取扱となってしまう。そにた t=1000において はたが変化されて、
- (I)) ヒソを加速エネルギー 100KeVで、 1 × 10¹⁵ 個/al打ち込んだ、反射率 R が 0.39のウェハーを、あらかじめ 500℃に予備加熱しておき、
 ε = 150、 E = 18 の閃光で照射すると、ドービング効率が90%となり、非常に良いアニールができる。
- (図ホウソを加速エネルギー50KeVで5×10¹⁵個 / は打ち込んだ、反射率 R が0³のウェハーを 予備加熱 500でとし、1 = 400、E = 27の関 サで限射すると、ドーピンク効率は55%とな

る(アニール良好)。

以上の代表的例及び他の多くの実験から、直接 X2を越える区域では、大体にかいて、凹凸、クラック、「ソリ」、ゆがみ等の不良がみられ、直線 Xiに満たない区域では、ドーピング効率で45%に満たす、 ιが 70 ~ 780 の範囲で、 X1 と X2 との間の区域であれば、ドーピング効率も45%以上でかつ、物理的な変形もなく、良好なアニールが達成される。

本発明は以上の説明からも理解されるように、イオン打ち込み後の半導体シリコンのアニールをするにあたって閃光放電灯からの閃光照射を利用するものであるが、サマールアシスト法を併用し、予備加熱温度、ウエハーの反射率、閃光のパルス中、照射エネルギー等を考慮したうえで、ドーピング効率が45岁以上でしかも良好なアニールが達成される新規なアニール方法を提供するものであり、パルス中(12 波高長)と(マイクロ秒)が70~780において、

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1 - \widetilde{R}) \cdot E}{1410 - T_A} \le 3.8 \times 10^{-3} t^{0.28}$

なる条件を維持することによべるのである。 4.図面の簡単な説明

第1図は、本発明に使用する閃光放電灯の一例の説明図、第2図は、本発明に使用するアニール炉の一例の要部の概略の説明図、第3図は、データの説明図であって、1は、1対の電極、2は封体パルプ、3は閃光放電灯、4は反射ミラー、5は試料台、6はウエハーを失々示す。

等許出顧人 ウンオ電機株式会様を2017 (自発)手 統 補 正 書

昭和56年6月5日

特許庁長官 島田春樹殿

1. 事件の表示

昭和56年特許顧第46256号

2. 発明の名称

シリコン半導体のアニール方法

3.補正をする者

事件との関係 特許出願人

住所 東京都千代田区大手町2丁目6番1号

朝日東樹ピル19階

名称 ウシオ電機株式会社

代表者 岛 本 大

4.補正によって増加する発明の数

なし

5. 補正の対象

(1) 明 船 書

6. 補正の内容

(1) 昭和56年5月20日 付担出の (訂正) 明細導の 第8 日第 15010 「一女、」とあるのを、「一

特無昭57-162340 (8)

を 600℃に予備加熱しておき、とのウェハー ` を、」と訂正する。